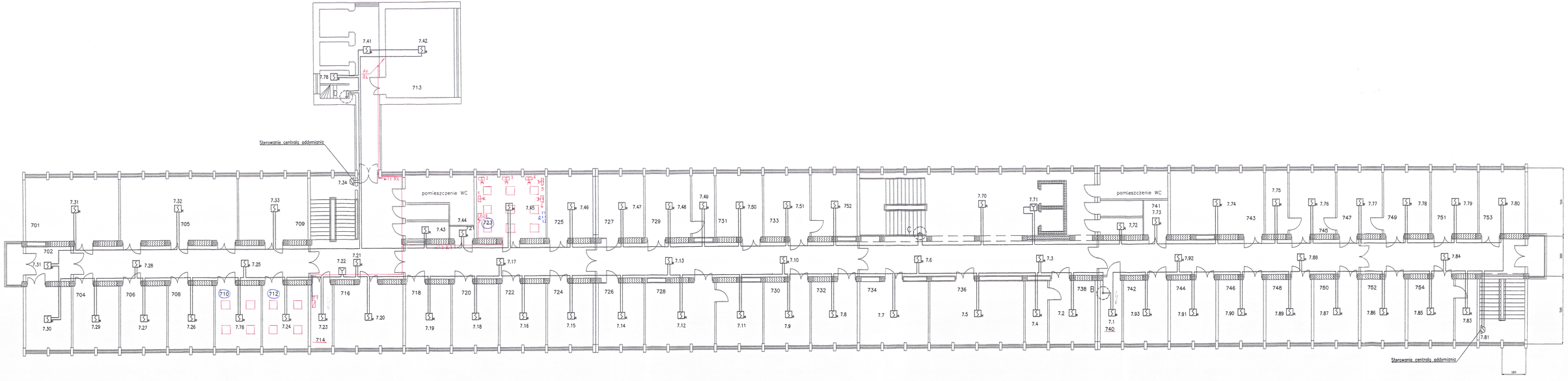

INWES-TOR:	POLITECHNIKA GDAŃSKA WYDZIAŁ ELEKTRONIKI TELEKOMUNIKACJI I INFORMATYKI ul. G. Narutowicza 11/12, 80-952 Gdańsk	
NAZWA OPRAC.	Remont w pomieszczeniach Katedr budynku Wydziału Elektroniki, Telekomunikacji i Informatyki Politechniki Gdańskiej	
FAZA OPRAC.	PROJEKT BUDOWLANO-WYKONAWCZY INSTALACJI ELEKTRYCZNYCH	
NAZWA RYS.	Plan instalacji elektrycznych zasilania, oświetlenia i gniazd – VII piętro	SKALA: 1:100
PROJ.	mgr inż. Zbigniew Rylko upr. GT-III-630/84/77	NR RYS.: 6
OPRAC.	tech. Janusz Lehmann upr. 96/Gd/01 07.2006r.	