



ZZ/563/004/D/2016

Gdańsk, dnia 20.09.2016 r.

OGŁOSZENIE O ZAMÓWIENIU

1. Politechnika Gdańska Wydział Mechaniczny, działając na podstawie art. 4d ust. 1 pkt 1) ustawy z dnia 29 stycznia 2004 r. – Prawo zamówień publicznych (t.j. Dz. U. z 2015 r., poz. 2164 z póź. zm.) zwanej dalej „ustawą”, w związku z art. 30 ust. a – d Ustawy o zasadach finansowania nauki (Dz. U. z 2014r. poz. 1620) zaprasza do składania ofert w postępowaniu na **dostawę karty przetworników A/C wraz z wyposażeniem i oprogramowaniem dla Wydziału Mechanicznego**, na potrzeby realizacji projektu pt. „Zastosowanie wybranych rozwiązań mechatronicznych do nadzorowania procesu skrawania przedmiotów wielkogabarytowych na wieloosiowych centrach obróbkowych” finansowanego z NCBR i NCN dla Politechniki Gdańskiej.
2. Szczegółowy opis przedmiotu zamówienia stanowi załącznik Nr 1 do nin. ogłoszenia.

UWAGA:

W celu potwierdzenia, że oferowane dostawy potwierdzają spełnienie wymagań określonych przez Zamawiającego, Zamawiający żąda złożenia opisu – dokumentacji technicznej dotyczącej oferowanego sprzętu. Przez dokumentację techniczną rozumie się specyfikacje techniczne udostępnione przez producentów i dystrybutorów lub własne opisy i informacje sporządzone przez Wykonawcę na temat oferowanego sprzętu z podaniem producenta, modelu, typu. Specyfikacje techniczne muszą potwierdzać wszystkie wymagane parametry wyszczególnione w Szczegółowym opisie przedmiotu zamówienia stanowiącym załącznik Nr 1 do nin. ogłoszenia.

3. Opis sposobu obliczania ceny:
 - a) Wykonawca w oparciu o szczegółowy opis przedmiotu zamówienia określi cenę ryczałtową brutto [cyfrowo, w złotych polskich (PLN), na załączniku do nin. ogłoszenia (formularz oferty)]. Cena winna obejmować całkowite koszty związane z wykonaniem przedmiotu zamówienia, w tym: koszty transportu, opłaty graniczne (m. in. cło, obsługa celna) koszty ubezpieczenia towaru w kraju i za granicą, koszty opakowania, gwarancji, wsparcia technicznego dla oprogramowania, licencji oprogramowania, aktualizacji oprogramowania przez okres 2-ch lat, itp.
 - b) Wszelkie rozliczenia związane z realizacją zamówienia będą realizowane w PLN.
4. Termin realizacji zamówienia: do 45 dni od dnia zawarcia umowy.
5. Kryteria oceny ofert:

Zamawiający przy wyborze najkorzystniejszej oferty będzie kierował się następującym kryterium **cena – 100%**. Zamawiający udzieli zamówienia Wykonawcy, który złoży ofertę z najniższą ceną, spełniającą wszystkie wymagania Szczegółowego opisu przedmiotu zamówienia stanowiącego załącznik Nr 1 do nin. ogłoszenia
6. Oferty należy złożyć (na załączonym druku) w terminie do **dnia 26.09.2016 r.** do godz. 10:00 w formie pisemnej na adres: Politechnika Gdańska, Wydział Mechaniczny, 80-233 Gdańsk ul. G. Narutowicza 11/12, Budynek Wydziału Mechanicznego, pokój Nr 310 (Biuro Wydziału), z dopiskiem: „Dostawa

karty przetworników A/C wraz z wyposażeniem i oprogramowaniem dla Wydziału Mechanicznego.
Zamówienie Nr ZZ/563/004/D/2016" lub na adres e-mail: agnbisze@pg.gda.pl

7. Zamawiający zastrzega sobie prawo unieważnienia postępowania w każdym czasie bez podania przyczyn.

Dziekan


prof. dr hab. inż. Mariusz Mielnicz, prof. zw. PG
WYDZIAŁ MECHANICZNY

Szczegółowy opis przedmiotu zamówienia

Przedmiotem zamówienia jest dostawa karty przetworników A/C wraz z wyposażeniem i oprogramowaniem dla Wydziału Mechanicznego, na potrzeby realizacji projektu pt. „Zastosowanie wybranych rozwiązań mechatronicznych do nadzorowania procesu skrawania przedmiotów wielkogabarytowych na wieloosiowych centrach obróbkowych” finansowanego z NCBR i NCN dla Politechniki Gdańskiej.

Przedmiot zamówienia obejmuje dostawę:

- karty przetworników A/C i wyposażenia dodatkowego - 1 kpl.
- oprogramowania – graficznego środowiska programistycznego - 1 licencja

1 - Karta przetworników A/C (karta pomiarowa)

Parametry:

- Karta pomiarowa w standardzie PXI do zainstalowania w posiadanej przez PG obudowie NI PXI 1030 z kontrolerem NI PXI 8106
- Minimum 16 kanałów wejść analogowych z wbudowaną obsługą akcelerometrów IEPE, wymagana prawidłowa współpraca z posiadanymi przez PG akcelerometrami PCB 353B01
- Oprócz obsługi akcelerometrów, możliwość pracy wszystkich kanałów karty jako zwykłe wejścia napięciowe
- Przetwornik minimum 24 bitowy, 200kS/s
- Próbkowanie synchroniczne wszystkich kanałów
- Zakres napięć wejściowych +/-10V
- Wejścia BNC (możliwa realizacja tego wymogu w postaci dołączanych przejściówek)
- Wbudowany filtr antyaliasingowy
- Sterowniki i możliwość programowania karty z wykorzystaniem posiadanego przez PG środowiska LabView 2010 oraz z wykorzystaniem środowiska zaoferowanego w punkcie 2 niniejszej specyfikacji

Wyposażenie dodatkowe – moduł połączeniowy

- Moduł połączeniowy do posiadanej przez PG karty NI PXI 6221
- Wejścia i wyjścia sygnałowe BNC, w tym: 16 kanałów AI, 2 kanały AO
- Obudowa ekranowana, metalowa
- Przełącznik konfiguracji kanałów RSE/NRSE
- Złącze 68 pin do połączenia modułu do karty za pomocą posiadanego przez PG przewodu NI SHC68-68-EPM

2 - Graficzne środowisko programistyczne do realizacji i wizualizacji pomiarów oraz przetwarzania danych

Parametry:

- Nowa licencja jednostanowiskowa umożliwiająca prowadzenie niekomercyjnych badań naukowych i publikację wyników badań
- Praca w środowisku Windows 8 i 10
- Subskrypcja aktualizacji i bezpłatne wsparcie techniczne przez co najmniej 24 miesiące od chwili dostarczenia oprogramowania

- Programowanie w sposób graficzny poprzez łączenie bloków reprezentujących polecenia, funkcje i podprogramy
- Możliwość tworzenia aplikacji dla kontrolerów i sprzętu pomiarowego standardu PXI, w szczególności kontrolera NI PXI 8106, karty PXI 6221 oraz karty zaoferowanej w punkcie 1 niniejszej specyfikacji
- Biblioteki funkcji realizujące: podstawowe elementy programistyczne (m.in. pętle, wyrażenia warunkowe, obsługa całkowitoliczbowych i zmiennopozycyjnych typów danych, tablic i macierzy, operacje logicznych, programowanie równoległe i wielowątkowe), obliczenia matematyczne i trygonometryczne, przetwarzanie sygnałów (m.in. FFT, filtracja, generowanie sygnałów, także w trybie punkt-po-punkcie), obsługę plików dyskowych (w tym plików w formacie LVM i TDMS), wizualizację danych (m.in. wykresy) i budowę graficznego interfejsu użytkownika tworzonej aplikacji, algorytmy sterowania (m.in. PID), obsługę kart pomiarowych (pomiar i generowanie sygnału).
- Możliwość tworzenia aplikacji czasu rzeczywistego (Real Time)
- Możliwość tworzenia aplikacji dla układów FPGA
- Biblioteka funkcji dedykowanych do przetwarzania dźwięku i sygnałów drgań
- Oprogramowanie dostarczone na płytach DVD