



**POLITECHNIKA  
GDAŃSKA**

WYDZIAŁ ELEKTRONIKI,  
TELEKOMUNIKACJI I INFORMATYKI

Dziekan

Nr zamówienia **ZZ/1227/009/2018**

Gdańsk, dnia 11.12.2018 r.

### **INFORMACJA O UDZIELENIU ZAMÓWIENIA**

**Nazwa Zamawiającego:**

Politechnika Gdańska  
Wydział Elektroniki,  
Telekomunikacji i Informatyki  
ul. Narutowicza 11/12  
80-233 Gdańsk

Politechnika Gdańska Wydział Elektroniki, Telekomunikacji i Informatyki informuje, że udzieliła zamówienia na **usługę modyfikacji prototypu układu scalonego aparatem FIB** w ramach projektu „Sensor CMOS z inteligentną siecią pikseli o strukturze warstwowej do szybkiej rejestracji i jednoczesnego wydobywania informacji z obrazu” finansowanego ze środków Narodowego Centrum Nauki firmie:

Nanores Sp. z o.o., Sp.k.  
ul. Bierutowska 57-59  
51-317 Wrocław

Więcej ofert w postępowaniu nie złożono.

Dziekan

prof. dr hab. inż. Jerzy Wtorek, prof. zw. PG