

OPIS PRZEDMIOTU ZAMÓWIENIA

Zestaw ewaluacyjny układ radia programowalnego (SDR):

1. Układ radia programowalnego – 1 szt.

Liczba kanałów nadawczo-odbiorczych	Nie mniej niż 2
Zintegrowane przetworniki DAC i ADC	Przynajmniej 12-bitowe
Pasma pracy	Nie mniejsze niż 70MHz - 6GHz
Odporność na temperaturę i wibracje	Zgodna ze standardem MIL-STD 202G
Maksymalna szerokość pasma pracy	Nie mniej niż 56MHz
Mikroprocesor	ARM-Cortex A9 lub równoznaczne, połączony z dedykowanym programowalnym układem FPGA
Ilość komórek logicznych układu FPGA	Przynajmniej 270 tysięcy
Ilość dedykowanych komórek DSP	Przynajmniej 900
Złącza RF dla kanałów nadawczo-odbiorczych	u.FL
Obsługiwane interfejsy	Gigabit Ethernet, USB2.0, LVDS I/O, UART
Obsługiwane systemy operacyjne	Linux, Android, FreeRTOS, eCos, VxWorks
Wymiary	Nie więcej niż 100mmx65mm
Nominalny pobór mocy zasilania	Nie więcej niż 5W

2. Płyta rozszerzeniowa do zestawu ewaluacyjnego SDR – 1 szt.

Wyprowadzenia interfejsów	Gigabit Ethernet, USB 2.0
Sposób podłączenia modułu SDR	Konektor LPC FMC
Obsługiwane karty pamięci	Micro SD
Kompatybilność	Kompatybilność z dostarczonym układem radia programowalnego SDR
Akcesoria	- przewód zasilania - karta micro SD - przewód USB-microUSB - przynajmniej 4x przewód u.FL-u.FI - przynajmniej 4x przewód u.FL-SMA - szerokopasmowa antena testowa